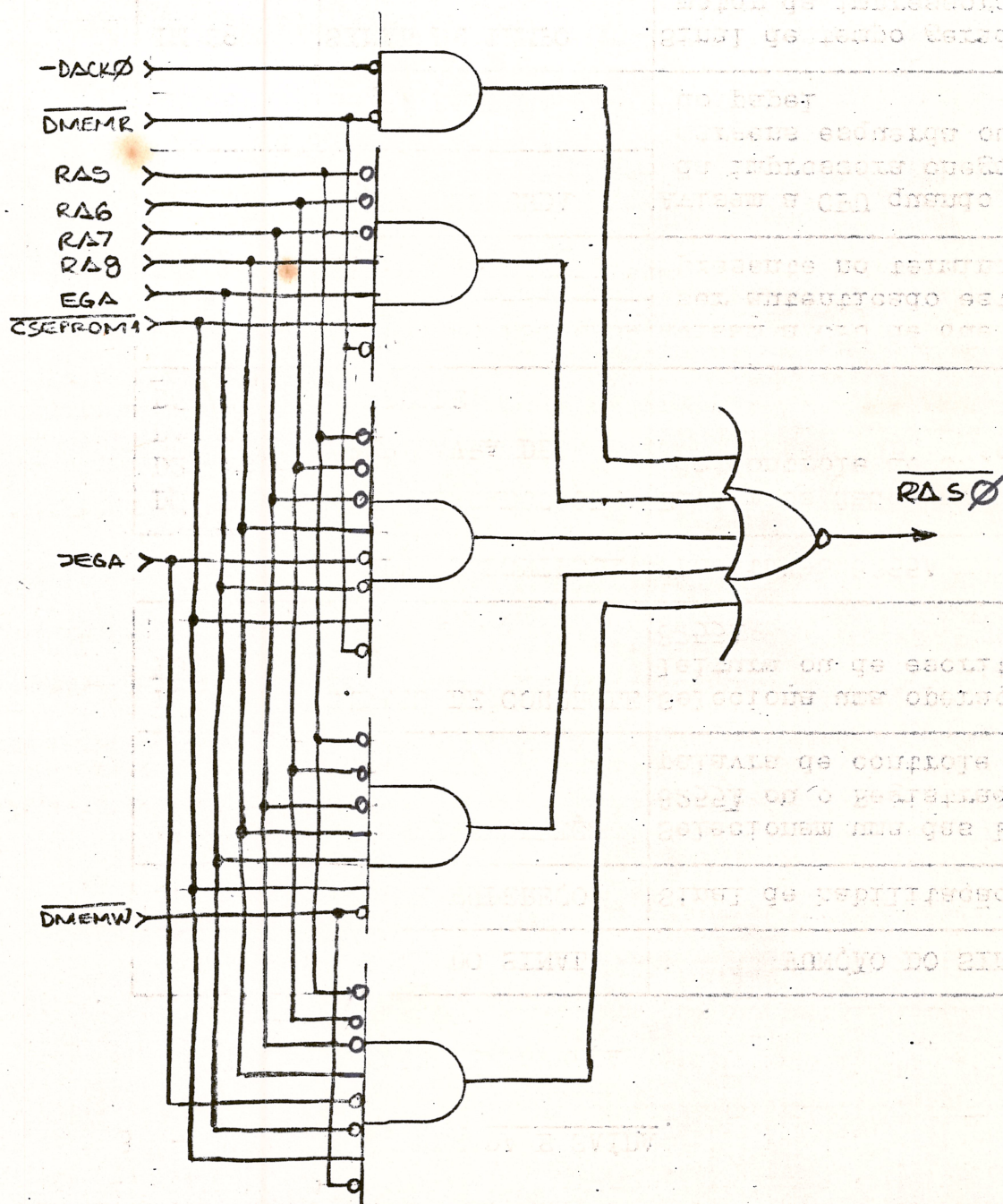


RAS $\emptyset$

$$\begin{array}{rcl} \overline{01} = & \overline{16} & \overline{19} + \\ + \overline{11} \cdot \overline{12} \cdot \overline{13} \cdot \overline{14} & \cdot \overline{17} \cdot \overline{18} \cdot \overline{19} & + \\ + \overline{11} \cdot \overline{12} \cdot \overline{13} \cdot \overline{14} \cdot \overline{15} & \cdot \overline{17} \cdot \overline{18} \cdot \overline{19} & + \\ + \overline{11} \cdot \overline{12} \cdot \overline{13} \cdot \overline{14} & \cdot \overline{17} \cdot \overline{18} \cdot \overline{19} & + \\ + \overline{11} \cdot \overline{12} \cdot \overline{13} \cdot \overline{14} \cdot \overline{15} & \cdot \overline{17} \cdot \overline{18} \cdot \overline{19} & = \end{array}$$



Itautec

$$\begin{aligned}
 \overline{RAS\phi} = & \quad \quad \quad \overline{(-DACK\phi)} \cdot \overline{(DMEHR)} \\
 & + \overline{RA5} \cdot \overline{RA6} \cdot \overline{RA7} \cdot RA8 \cdot \overline{EGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEHR)} \\
 & + \overline{RA5} \cdot \overline{RA6} \cdot \overline{RA7} \cdot RA8 \cdot \overline{JEGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEHR)} \\
 & + \overline{RA5} \cdot \overline{RA6} \cdot \overline{RA7} \cdot RA8 \cdot \overline{EGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEHW)} \\
 & + \overline{RA5} \cdot \overline{RA6} \cdot \overline{RA7} \cdot RA8 \cdot \overline{JEGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEHW)}
 \end{aligned}$$

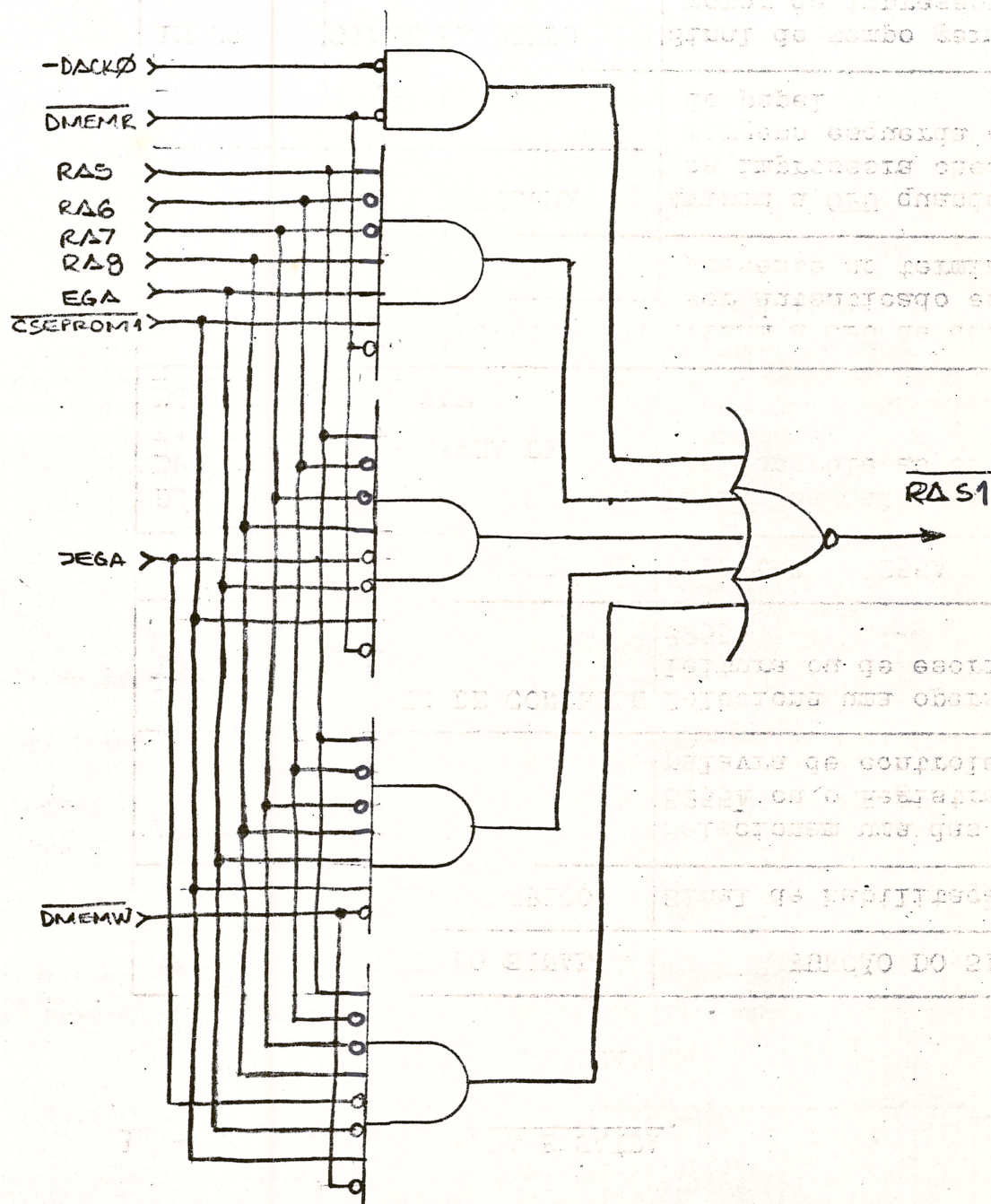
0 0 0 1

$\overline{RAS\phi} \#$ CI 82 PIN. 19 $\#$

PAL 16L84 - CI82

RAS1

$$\begin{aligned} \overline{O2} = & \quad \overline{I6} \cdot \overline{I9} + \\ & + I1 \cdot \overline{I2} \cdot \overline{I3} \cdot I4 \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot \overline{I2} \cdot \overline{I3} \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot \overline{I2} \cdot \overline{I3} \cdot I4 \cdot I7 \cdot I8 \cdot \overline{I10} + \\ & + I1 \cdot \overline{I2} \cdot \overline{I3} \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I10} = \end{aligned}$$



Itautec

$$\begin{aligned} \overline{\text{RAS1}} = & \overline{(\text{DACK0})} \cdot \overline{(\text{DMEMR})} \\ & + \overline{\text{RAS}} \cdot \overline{\text{RA6}} \cdot \overline{\text{RA7}} \cdot \text{RA8} \cdot \overline{\text{EGA}} \cdot (\text{CSEPR0M1}) \cdot \overline{(\text{DMEMR})} \\ & + \overline{\text{RAS}} \cdot \overline{\text{RA6}} \cdot \overline{\text{RA7}} \cdot \text{RA8} \cdot \overline{\text{JEGA}} \cdot \overline{\text{EGA}} \cdot (\text{CSEPR0M1}) \cdot \overline{(\text{DMEMR})} \\ & + \overline{\text{RAS}} \cdot \overline{\text{RA6}} \cdot \overline{\text{RA7}} \cdot \text{RA8} \cdot \overline{\text{EGA}} \cdot (\text{CSEPR0M1}) \cdot \overline{(\text{DMEMRW})} \\ & + \overline{\text{RAS}} \cdot \overline{\text{RA6}} \cdot \overline{\text{RA7}} \cdot \text{RA8} \cdot \overline{\text{JEGA}} \cdot \overline{\text{EGA}} \cdot (\text{CSEPR0M1}) \cdot \overline{(\text{DMEMRW})} \end{aligned}$$

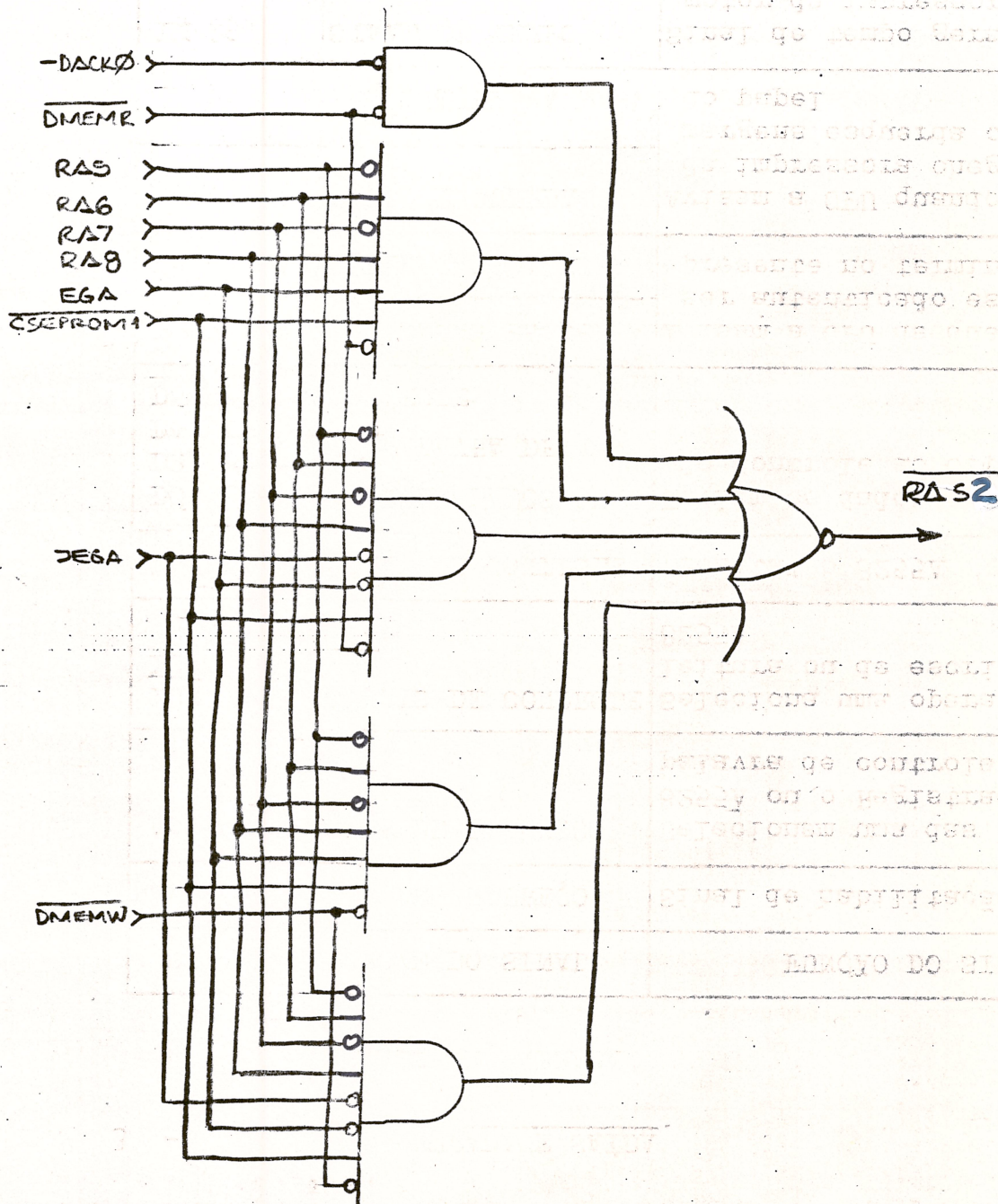
1 0 0 1

$\overline{\text{RAS1}}$ # CI82 PIN.18 #

PAL 16L8A - CI82

RAS2

$$\begin{aligned} \overline{\sigma_3} = & \overline{I_6} \cdot \overline{I_9} + \overline{I_1} \cdot \overline{I_2} \cdot \overline{I_3} \cdot \overline{I_4} \cdot \overline{I_7} \cdot \overline{I_8} \cdot \overline{I_9} + \overline{I_1} \cdot \overline{I_2} \cdot \overline{I_3} \cdot \overline{I_4} \cdot \overline{I_5} \cdot \overline{I_7} \cdot \overline{I_8} \cdot \overline{I_9} \\ & + \overline{I_1} \cdot \overline{I_2} \cdot \overline{I_3} \cdot \overline{I_4} \cdot \overline{I_7} \cdot \overline{I_8} \cdot \overline{I_{10}} + \overline{I_1} \cdot \overline{I_2} \cdot \overline{I_3} \cdot \overline{I_4} \cdot \overline{I_5} \cdot \overline{I_7} \cdot \overline{I_8} \cdot \overline{I_{10}} = \end{aligned}$$



Itautec

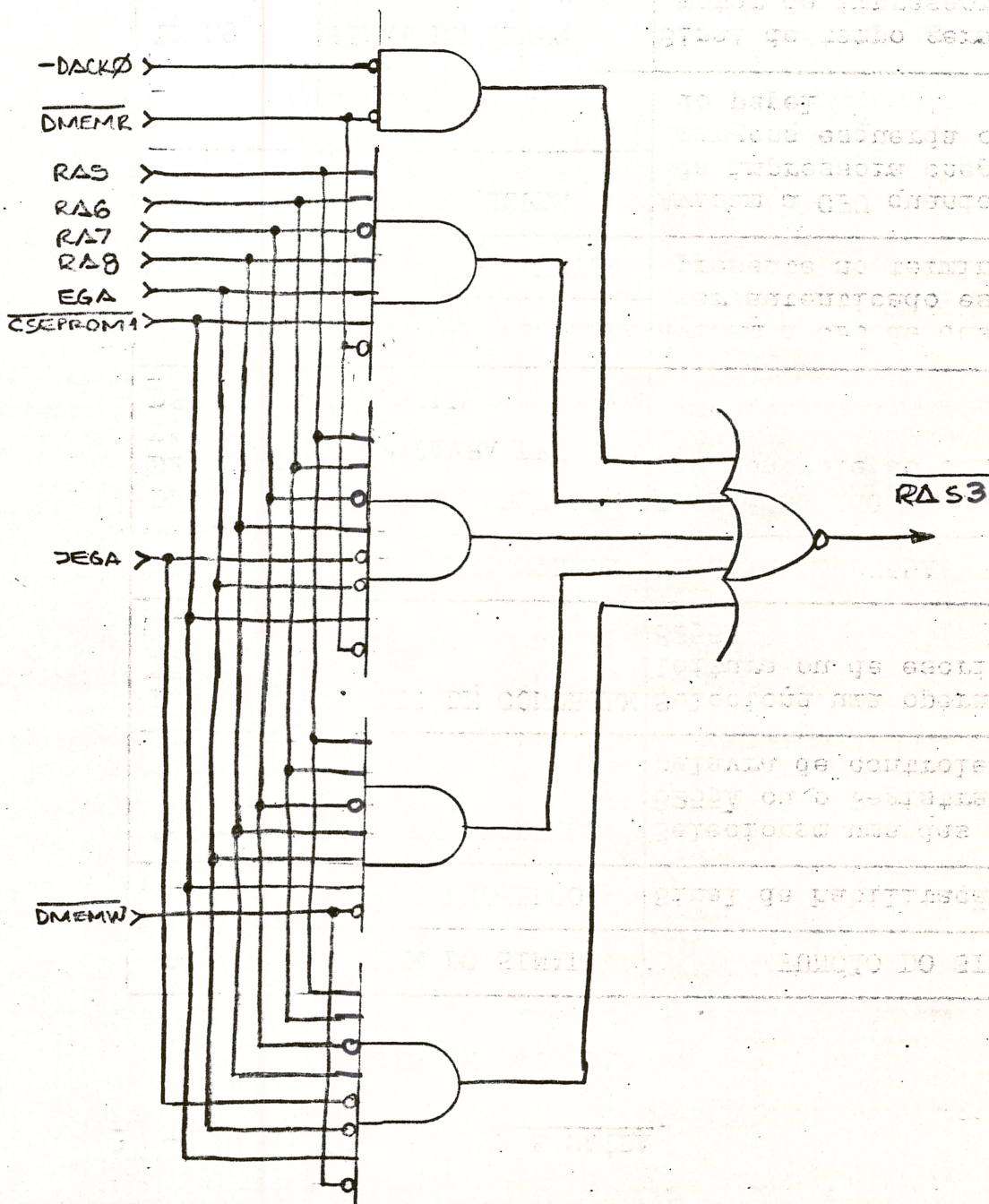
$$\begin{aligned}
 \overline{RAS2} = & \quad \overline{(-DACK0)} \quad \overline{(DMEMR)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{EGA} \cdot \overline{(CSEEPROM1)} \cdot \overline{(DMEMR)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{JEGA} \cdot \overline{EGA} \cdot \overline{(CSEEPROM1)} \cdot \overline{(DMEMR)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{EGA} \cdot \overline{(CSEEPROM1)} \cdot \overline{(DMEMW)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{JEGA} \cdot \overline{EGA} \cdot \overline{(CSEEPROM1)} \cdot \overline{(DMEMW)}
 \end{aligned}$$

$\overline{RAS2} \# CI82 \quad PIN.17 \#$

PAL 16L8A - CI82

RAS3

$$\begin{aligned} \overline{O4} = & \quad \overline{I6} \cdot \overline{I9} + \\ & + I1 \cdot I2 \cdot \overline{I3} \cdot I4 \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot I2 \cdot \overline{I3} \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot I2 \cdot \overline{I3} \cdot I4 \cdot \overline{I7} \cdot I8 \cdot \overline{I10} + \\ & + I1 \cdot I2 \cdot \overline{I3} \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I10} = \end{aligned}$$



Itautec

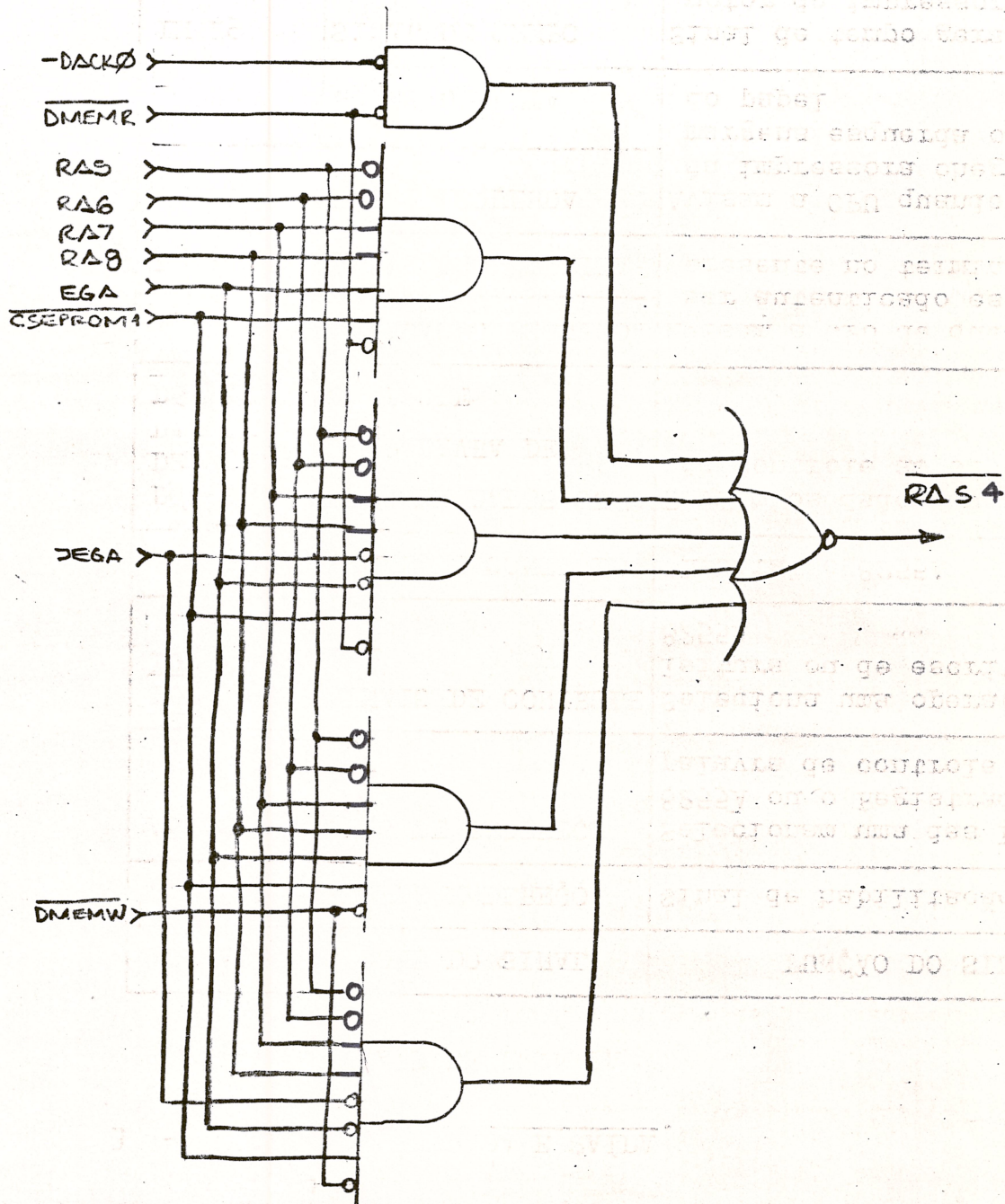
$$\begin{aligned}
 \overline{RAS3} = & \quad \overline{(-DACK0)} \quad \overline{(DMEMR)} \\
 & + RAS.RAS6.\overline{RAS7}.RAS8. \quad .EGA.(CSEEPROM1).\overline{(DMEMR)} \\
 & + RAS.RAS6.RAS7.RAS8.\overline{JEGA}. \quad \overline{EGA}.\overline{(CSEEPROM1)}.\overline{(DMEMR)} \\
 & + RAS.RAS6.\overline{RAS7}.RAS8. \quad .EGA.(CSEEPROM1).\overline{(DMEMW)} \\
 & + RAS.RAS6.RAS7.RAS8.\overline{JEGA}. \quad \overline{EGA}.\overline{(CSEEPROM1)}.\overline{(DMEMW)}
 \end{aligned}$$

$\overline{RAS3} \# CI82 \quad PIN.16 \#$

PAL 16L8A - CI82

RAS4

$$\begin{aligned} \overline{O5} = & \quad \overline{I6} \cdot \overline{I9} + \\ & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I9} + \\ & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I5} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I9} + \\ & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I10} + \\ & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I5} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I10} = \end{aligned}$$



Itautec

$\overline{RAS4} =$

$+ \overline{RAS} . \overline{RA6} . RA7 . RA8 .$

$+ \overline{RAS} . \overline{RA6} . RA7 . RA8 . \overline{JEGA} .$

$+ \overline{RAS} . \overline{RA6} . RA7 . RA8 .$

$+ \overline{RAS} . \overline{RA6} . RA7 . RA8 . \overline{JEGA} .$

$\overline{(-DACK0)} .$

$\overline{EGA} . (\overline{CSEPR0M1}) .$

$\overline{EGA} . (\overline{CSEPR0M1}) .$

$\overline{EGA} . (\overline{CSEPR0M1}) .$

$\overline{EGA} . (\overline{CSEPR0M1}) .$

$\overline{(\overline{DMEHR})}$

$\overline{(\overline{DMEHR})}$

$\overline{(\overline{DMEHR})}$

$\overline{(\overline{DMEHR})}$

$\overline{(\overline{DMEHR})}$

$\overline{(\overline{DMEHR})}$

$\overline{(\overline{DMEHR})}$

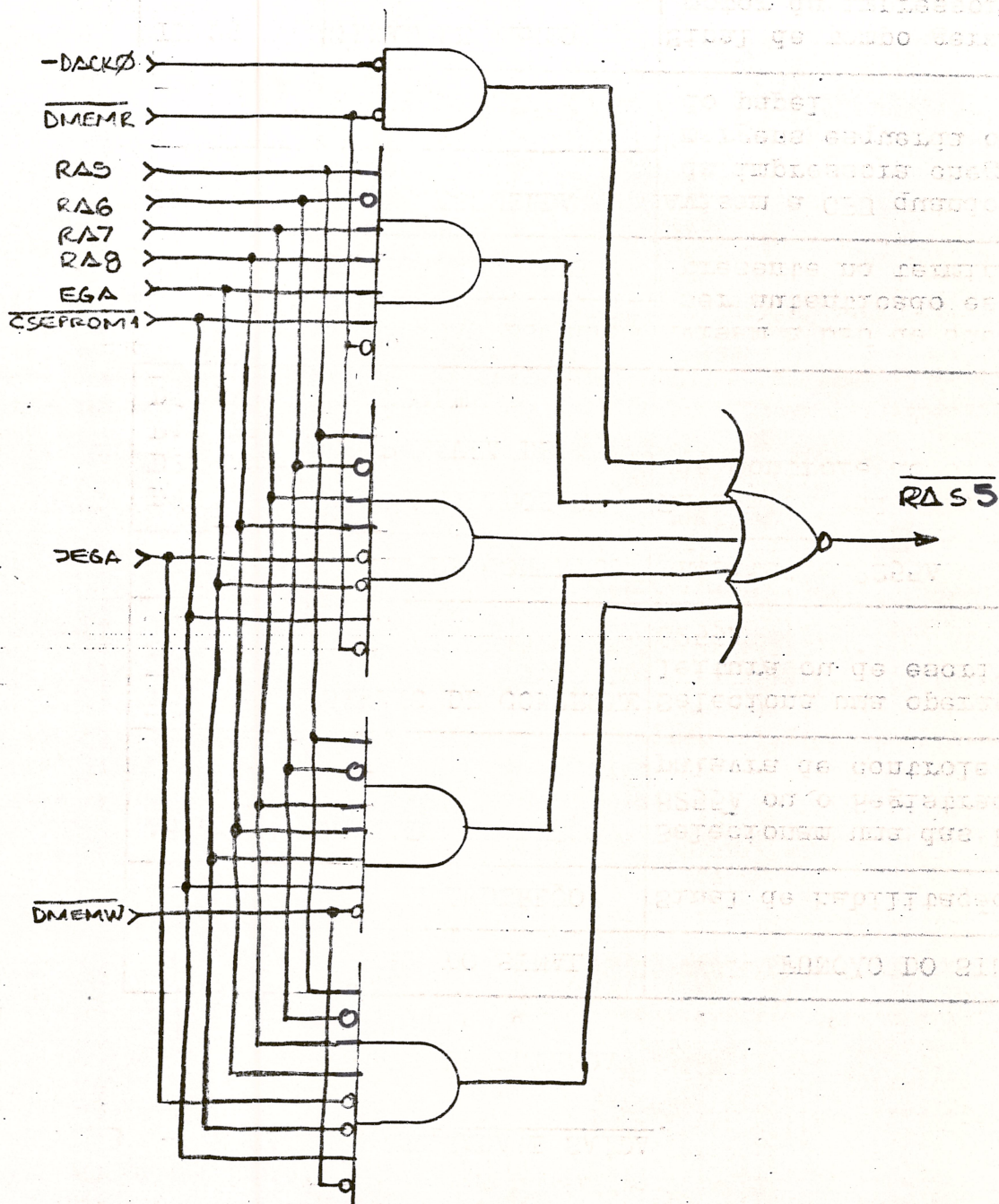
0 0 1 1

$\overline{RAS4} \# CI82 \quad PIN.15 \#$

PAL 16L84 - CI82

RAS5

$$\begin{aligned} \overline{O6} = & \quad \overline{I6} \cdot \overline{I9} + \\ & + I1 \cdot \overline{I2} \cdot I3 \cdot I4 \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot \overline{I2} \cdot I3 \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot \overline{I2} \cdot I3 \cdot I4 \cdot I7 \cdot I8 \cdot \overline{I10} + \\ & + I1 \cdot \overline{I2} \cdot I3 \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I10} = \end{aligned}$$



Itautec

$$\begin{aligned}
 \overline{RAS5} = & \quad \overline{(-DACK0)} \quad \overline{(DMEHR)} \\
 & + RAS \cdot \overline{RA6} \cdot RA7 \cdot RA8 \cdot \overline{EGA} \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEHR)} \\
 & + RAS \cdot \overline{RA6} \cdot RA7 \cdot RA8 \cdot \overline{JEGA} \cdot \overline{EGA} \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEHR)} \\
 & + RAS \cdot \overline{RA6} \cdot RA7 \cdot RA8 \cdot \overline{EGA} \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEHW)} \\
 & + RAS \cdot \overline{RA6} \cdot RA7 \cdot RA8 \cdot \overline{JEGA} \cdot \overline{EGA} \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEHW)}
 \end{aligned}$$

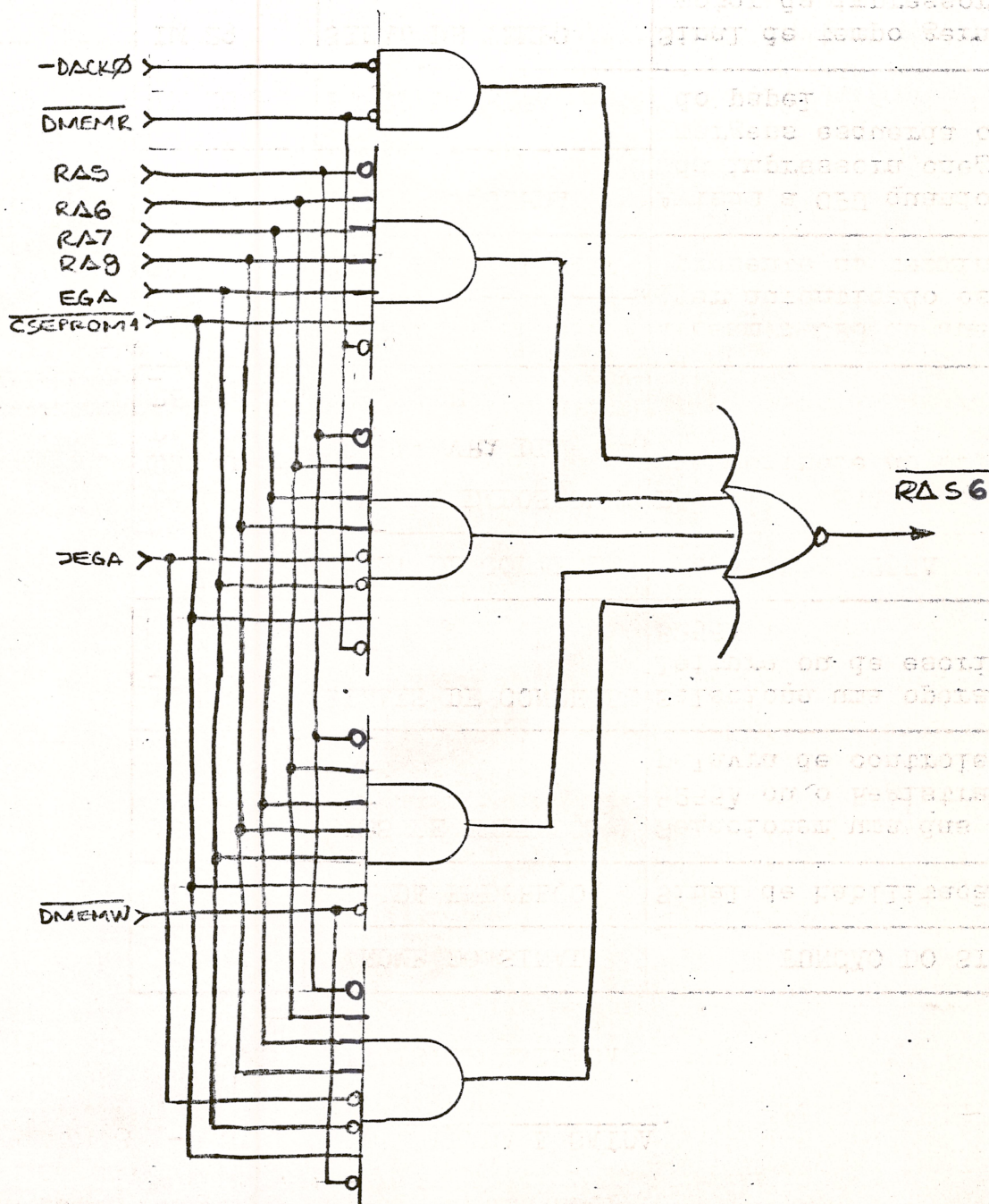
1 0 1 1

$\overline{RAS5} \# CI82 \quad PIN.14 \#$

PAL 16L8A - CI82

RAS6

$$\begin{aligned}
 \overline{O7} = & \quad \overline{I6} \cdot \overline{I9} + \\
 & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I9} + \\
 & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I5} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I9} + \\
 & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I10} + \\
 & + \overline{I1} \cdot \overline{I2} \cdot \overline{I3} \cdot \overline{I4} \cdot \overline{I5} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I10} =
 \end{aligned}$$



Itautec

$$\begin{aligned}
 \overline{RAS6} = & \quad \overline{(-DACK0)} \quad \overline{(DMEMR)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{EGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEMR)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{JEGA} \cdot \overline{EGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEMR)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{EGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEMW)} \\
 & + \overline{RAS} \cdot \overline{RA6} \cdot \overline{RA7} \cdot \overline{RA8} \cdot \overline{JEGA} \cdot \overline{EGA} \cdot \overline{(CSEPR0M1)} \cdot \overline{(DMEMW)}
 \end{aligned}$$

0 1 1 1

$\overline{RAS6} \# CI82 \quad PIN.13 \#$