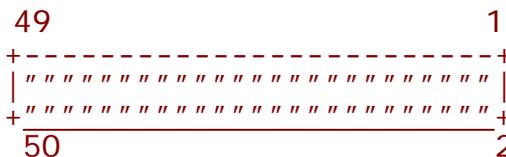
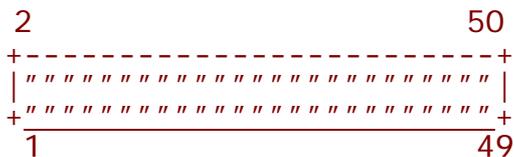


CONECTOR DE CARTUCHOS DO MSX / BUS EXPANSION (EXPERT)

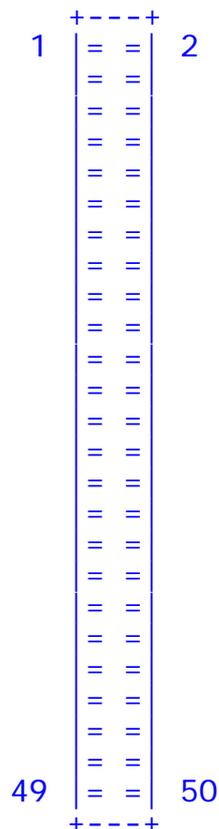
MSX SLOT
(Vi sta Frontal)

EXPERT BUS EXPANSION
(Vi sta Trasei ra)



- 1: > /CS1
- 3: > /CS12
- 5: * RSV(N. C)
- 7: > /WAIT
- 9: > /M1
- 11: > /IORQ
- 13: > /WR
- 15: > /RESET
- 17: > A 9
- 19: > A11
- 21: > A 7
- 23: > A12
- 25: > A14
- 27: > A 1
- 29: > A 3
- 31: > A 5
- 33: = D 1
- 35: = D 3
- 37: = D 5
- 39: = D 7
- 41: > GND
- 43: > GND
- 45: > +5V
- 47: > +5V
- 49: < SOUNDIN

- 2: > /CS2
- 4: > /SLTSL
- 6: > /RFSH
- 8: > /INT
- 10: > /BUSDI R
- 12: > /MERO
- 14: > /RD
- 16: * RSV(N. C)
- 18: > A15
- 20: > A10
- 22: > A 6
- 24: > A 8
- 26: > A13
- 28: > A 0
- 30: > A 2
- 32: > A 4
- 34: = D 0
- 36: = D 2
- 38: = D 4
- 40: = D 6
- 42: > CLOCK
- 44: < SW1
- 46: < SW2
- 48: > +12V
- 50: > -12V



> SAÍDA < ENTRADA = ENT/SAÍDA * NÃO CONECTAR

- | | |
|---|---|
| <ul style="list-style-type: none"> 1 Seleção de ROM (4000-7FFF) 3 Seleção de ROM (4000-BFFF) 5 RESERVADO – USO PROIBIDO 7 Requisição de WAIT da CPU 9 Ciclo de busca da CPU 11 Requisição de I/O 13 Habilitação de escrita 15 Reset 17-32 Barramento de Endereços 41 Aterramento (GND) 43 Aterramento (GND) 45, 47 +5V power source 49 Entrada de Som (-5bdm) | <ul style="list-style-type: none"> 2 Seleção de ROM (8000-BFFF) 4 Slot select signal 6 Sinal de Ciclo de Refresh 8 Sinal de Requisição de Interrupção 10 Direção do Barramento de Dados 12 Requisição de Memória 14 Habilitação de leitura 16 RESERVADO – USO PROIBIDO 33-40 Barramento de Dados 42 CPU clock 3.579545MHz 44, 46 Proteção de Inserção/Remoção 48 +12V 50 -12V |
|---|---|

Observação: Sinalizações indicadas tomando com referência o MSX.

Documento criado por Rudolf Gütlich – inforval@yahoo.com.br